



(12)发明专利申请

(10)申请公布号 CN 110265531 A

(43)申请公布日 2019.09.20

(21)申请号 201910516276.8

(22)申请日 2019.06.14

(71)申请人 深圳市华星光电半导体显示技术有限公司

地址 518132 广东省深圳市光明新区公明街道塘明大道9-2号

(72)发明人 樊勇

(74)专利代理机构 深圳翼盛智成知识产权事务所(普通合伙) 44300

代理人 黄威

(51)Int.Cl.

H01L 33/50(2010.01)

H01L 27/15(2006.01)

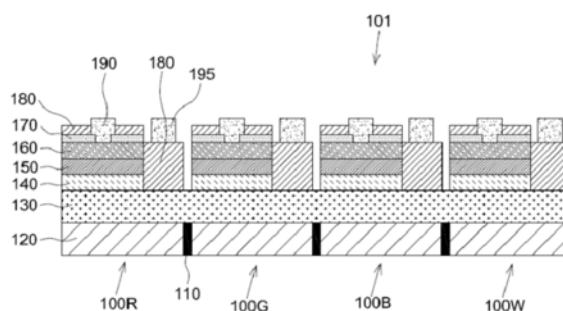
权利要求书2页 说明书5页 附图3页

(54)发明名称

微型发光二极管及显示面板

(57)摘要

本申请提供一种微型发光二极管(101)及显示面板(300),所述微型发光二极管(101),包括:一光转换层(120),用以将蓝光转化为白光;一黑色矩阵(110),设置于所述光转换层(120)内;一缓冲层(130),设置于所述光转换层(120)上;一第一半导体层(140),设置于所述缓冲层(130)上;一氮化镓型层(150),设置于所述第一半导体层(140)上;一第二半导体层(160),设置于所述氮化镓型层(150)上;一电流散布层(170),设置于所述第二半导体层(160)上,用以加宽发光面积;一钝化层(180),设置于所述电流散布层(170)上及所述缓冲层(130)上;一第一垫子(190);以及一第二垫子(195)。



1. 一种微型发光二极管, 其特征在于, 包括:
 - 一光转换层, 用以将蓝光转化为白光;
 - 一黑色矩阵, 设置于所述光转换层内;
 - 一缓冲层, 设置于所述光转换层上;
 - 一第一半导体层, 设置于所述缓冲层上;
 - 一氮化铟镓型层, 设置于所述第一半导体层上;
 - 一第二半导体层, 设置于所述氮化铟镓型层上;
 - 一电流散布层, 设置于所述第二半导体层上, 用以加宽发光面积;
 - 一钝化层, 设置于所述电流散布层上及所述缓冲层上;
 - 一第一垫子, 设置于所述第二半导体层上及所述电流散布层上, 且连接所述钝化层; 以及
 - 一第二垫子, 设置于所述钝化层上。
2. 如权利要求1所述微型发光二极管, 其特征在于, 所述第一半导体层为N型半导体层, 且所述第二半导体层为P型半导体层; 所述第一半导体层及所述第二半导体层都含有氮化铟镓的组成。
3. 如权利要求1所述微型发光二极管, 其特征在于, 所述光转换层含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成。
4. 如权利要求1所述微型发光二极管, 其特征在于, 所述第一垫子为P型垫子, 且所述第二垫子为N型垫子。
5. 一种显示面板, 其特征在于, 包括:
 - 一第一基板;
 - 多个像素, 设置于所述第一基板上且其中每一所述像素包括至少四个次像素;
 - 多个微型发光二极管, 设置于所述第一基板上且所述多个微型发光二极管与所述第一基板电性连接, 其中每一所述微型发光二极管包括:
 - 一光转换层, 用以将蓝光转化为白光;
 - 一黑色矩阵, 设置于所述光转换层内, 分别用以使第一次像素、第二次像素、第三次像素及第四次像素分开, 避免颜色干扰;
 - 一缓冲层, 设置于所述光转换层上;
 - 一第一半导体层, 设置于所述缓冲层上;
 - 一氮化铟镓型层, 设置于所述第一半导体层上;
 - 一第二半导体层, 设置于所述氮化铟镓型层上;
 - 一电流散布层, 设置于所述第二半导体层上, 用以加宽发光面积;
 - 一钝化层, 设置于所述电流散布层上及所述缓冲层上;
 - 一第一垫子, 设置于所述第二半导体层上及所述电流散布层上, 且接合所述钝化层; 以及
 - 一第二垫子, 设置于所述钝化层上; 以及
 - 一第二基板, 电性连接于所述多个微型发光二极管, 且所述多个微型发光二极管位于所述第一基板与所述第二基板之间。
6. 如权利要求5所述显示面板, 其特征在于, 所述第一半导体层为N型半导体层, 且所述

第二半导体层为P型半导体层;所述第一半导体层及所述第二半导体层都含有氮化镓的组成。

7.如权利要求5所述显示面板,其特征在于,所述光转换层含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成。

8.如权利要求5所述显示面板,其特征在于,所述第一垫子为P型垫子,且所述第二垫子为N型垫子。

9.如权利要求5所述显示面板,其特征在于,其中至少一所述微型发光二极管位于一所述次像素中。

10.如权利要求5所述显示面板,其特征在于,所述第二基板更包括:多条栅极线,设置于所述第二基板上;一栅极覆盖层,设置于所述第二基板上,并覆盖该些栅极线;多条数据线,设置于所述栅极覆盖层上,其中该些数据线与该些栅极线相交的部分设置多个主动开关阵列;一绝缘层,设置于所述数据线上;一外涂层,设置于所述栅极覆盖层上及所述数据线上,且连接所述绝缘层;一阳极电极层,设置于所述外涂层上及所述绝缘层上,并分别连接所述栅极覆盖层及所述数据线;一堤岸层,设置于所述外涂层上,并覆盖所述阳极电极层;以及一阴极电极层,设置于所述堤岸层上。

微型发光二极管及显示面板

技术领域

[0001] 本申请涉及显示领域,特别是涉及一种微型发光二极管及显示面板。

背景技术

[0002] 现今显示器为了追求自发光以增加对比度并朝着可挠性显示器发展,因此由液晶显示器(liquid-crystal display,缩写:LCD)朝有机电激发光显示器(Organic Electroluminescence Display,缩写:OLED)发展,OLED的优点即为可自发光达成显示的需求,不需要液晶并且可以制作柔性、可挠性显示器,在现阶段的发展里相当的热门。但是OLED显示器的缺点为制程难度高,且蒸镀制程、封装制程尚未达到最佳化,随之而来的是制程良率低、生产成本增加。

[0003] 目前业界利用微发光二极管显示器(Micro Light Emitting Diode Display,缩写为Micro LED)试图取代OLED,其主要的优点为制程成熟、耗电量低、可以达到高对比的需求。

[0004] 而微发光二极管为微型化发光二极管的阵列结构,具有自发光显示特性,搭配主动式组件每一点画素都能单独驱动发光,优点包括高亮度、低功耗、体积较小、超高分辨率与色彩饱和等。微发光二极管与有机发光二极管皆适合透明显示,微发光二极管相较于同为自发光显示的有机发光二极管技术,微发光二极管不仅发光效能较高、寿命较长,材料不易受到环境影响而相对稳定,也能避免产生残影现象。

[0005] 因为微型发光二极管体积小,可以更密集的设置排列而大幅提高分辨率。然而,也因为有机发光二极管体积小排列更密集,使得传统制程以单面贴印的制造方式应用在微发光二极管制成显示设备则更为困难,贴印转置的过程受限于机构精确度、贴印介质(stamp)的材料特性与单位间距(pitch)的精准度,局限了产品的分辨率,且单面贴印于高密度排列时,放置过程中,容易产生相邻微型发光二极管干扰转置,因而造成误取放。

[0006] 在主动矩阵式驱动显示器件(Active matrix,AM microLED)中,由于微发光二极管显示器的尺寸通常为小于100 μ m的尺寸大小;其尺寸超出了传统的抓取吸头的尺寸,无法采用传统的分箱(bin)机台对微发光二极管显示器芯片进行亮度,色度,波长以及电压进行分箱(bin),导致应用在同一片显示面板上的微发光二极管显示器由于电压,亮度,波长,色度可能具有很大差异,产生亮暗,色偏,色斑等品质问题。

[0007] 因此,本发明专利的主要目的在于提供一种微型发光二极管及显示面板,以更优化上述所提之问题。

发明内容

[0008] 为了解决上述技术问题,本发明专利的目的在于,提供一种微型发光二极管,包括:一光转换层,用以将蓝光转化为白光;一缓冲层,设置于所述光转换层上;一黑色矩阵,设置于所述光转换层内;一第一半导体层,设置于所述缓冲层上;一氮化铟镓型层,设置于所述第一半导体层上;一第二半导体层,设置于所述氮化铟镓型层上;一电流散布层,设置

于所述第二半导体层上,用以加宽发光面积;一钝化层,设置于所述电流散布层上及所述缓冲层上;一第一垫子,设置于所述第二半导体层上及所述电流散布层上,且连接所述钝化层;以及一第二垫子,设置于所述钝化层上。

[0009] 本发明专利的目的及解决其技术问题是采用以下技术方案来实现的。

[0010] 在本发明专利的一实施例中,所述第一半导体层为N型半导体层,且所述第二半导体层为P型半导体层;所述第一半导体层及所述第二半导体层都含有氮化镓的组成。

[0011] 在本发明专利的一实施例中,所述光转换层含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成。

[0012] 在本发明专利的一实施例中,所述第一垫子为P型垫子,且所述第二垫子为N型垫子。

[0013] 本发明专利的目的及解决其技术问题还可采用以下技术措施进一步实现。

[0014] 本发明专利的另一目的为提供一种显示面板,包括:一第一基板;多个像素,设置于所述第一基板上且其中每一所述像素包括至少四个次像素;多个微型发光二极管,设置于所述第一基板上且所述多个微型发光二极管与所述第一基板电性连接,其中每一所述微型发光二极管包括:一光转换层,用以将蓝光转化为白光;一黑色矩阵,设置于所述光转换层内,分别用以使第一次像素、第二次像素、第三次像素及第四次像素分开,避免颜色干扰;一缓冲层,设置于所述光转换层上;一第一半导体层,设置于所述缓冲层上;一氮化铟镓型层,设置于所述第一半导体层上;一第二半导体层,设置于所述氮化铟镓型层上;一电流散布层,设置于所述第二半导体层上,用以加宽发光面积;一钝化层,设置于所述电流散布层上及所述缓冲层上;一第一垫子,设置于所述第二半导体层上及所述电流散布层上,且接合所述钝化层;以及一第二垫子,设置于所述钝化层上;以及一第二基板,电性连接于所述多个微型发光二极管,且所述多个微型发光二极管位于所述第一基板与所述第二基板之间。

[0015] 在本发明专利的一实施例中,所述第一半导体层为N型半导体层,且所述第二半导体层为P型半导体层;所述第一半导体层及所述第二半导体层都含有氮化镓的组成。

[0016] 在本发明专利的一实施例中,所述光转换层含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成。

[0017] 在本发明专利的一实施例中,所述第一垫子为P型垫子,且所述第二垫子为N型垫子。

[0018] 在本发明专利的一实施例中,其中至少一所述微型发光二极管位于一所述次像素中。

[0019] 在本发明专利的一实施例中,所述第二基板更包括:多条栅极线,设置于所述第二基板上;一栅极覆盖层,设置于所述第二基板上,并覆盖该些栅极线;多条数据线,设置于所述栅极覆盖层上,其中该些数据线与该些栅极线相交的部分设置多个主动开关阵列;一绝缘层,设置于所述数据线上;一外涂层,设置于所述栅极覆盖层上及所述数据线上,且连接所述绝缘层;一阳极电极层,设置于所述外涂层上及所述绝缘层上,并分别连接所述栅极覆盖层及所述数据线;一堤岸层,设置于所述外涂层上,并覆盖所述阳极电极层;以及一阴极电极层,设置于所述堤岸层上。

[0020] 本发明专利提供了一种可进行新型的微型发光二极管芯片及其显示面板的全彩化方案,使微型发光二极管芯片既可以采用传统的分箱方式对亮度,色度,波长,电压等光

电特性进行分箱,使同一片微型发光二极管显示面板具有稳定的可靠的寿命,均匀的亮度和色度,避免面板显示不均(mura)的产生。

附图说明

[0021] 为了更清楚地说明本申请实施例或现有技术中的技术方案,下面对实施例中所需要使用的附图作简单的介绍。下面描述中的附图仅为本申请的部分实施例,对于本领域普通技术人员而言,在不付出创造性劳动的前提下,还可以根据这些附图获取其他的附图。

[0022] 图1为本发明一实施例的微型发光二极管示意图;

[0023] 图2为本发明一实施例的微型发光二极管像素阵列示意图;

[0024] 图3为本发明一实施例的微型发光二极管像素设计示意图;

[0025] 图4为本发明一实施例的具有微型发光二极管的显示器示意图。

具体实施方式

[0026] 请参照附图中的图式,其中相同的组件符号代表相同的组件。以下的说明是基于所例示的本申请具体实施例,其不应被视为限制本申请未在此详述的其它具体实施例。

[0027] 以下各实施例的说明是参考附加的图式,用以例示本发明专利可用以实施的特定实施例。本发明专利所提到的方向用语,例如「上」、「下」、「前」、「后」、「左」、「右」、「内」、「外」、「侧面」等,仅是参考附加图式的方向。因此,使用的方向用语是用以说明及理解本发明专利,而非用以限制本发明专利。

[0028] 在附图中,为了清晰起见,夸大了层、膜、面板、区域等的厚度。在附图中,为了理解和便于描述,夸大了一些层和区域的厚度。将理解的是,当例如层、膜、区域或基底的组件被称作“在”另一组件“上”时,所述组件可以直接在所述另一组件上,或者也可以存在中间组件。

[0029] 附图和说明被认为在本质上是示出性的,而不是限制性的。在图中,结构相似的单元是以相同标号表示。另外,为了理解和便于描述,附图中示出的每个组件的尺寸和厚度是任意示出的,但是本发明专利不限于此。

[0030] 另外,在说明书中,除非明确地描述为相反的,否则词语“包括”将被理解为意指包括所述组件,但是不排除任何其它组件。此外,在说明书中,“在……上”意指位于目标组件上方或者下方,而不意指必须位于基于重力方向的顶部上。

[0031] 为更进一步阐述本发明专利为达成预定发明目的所采取的技术手段及功效,以下结合附图及具体的实施例,对依据本发明专利提出的微型发光二极管及显示面板,其具体实施方式、结构、特征及其功效,详细说明如后。

[0032] 图1为本发明一实施例的微型发光二极管示意图、图2为本发明一实施例的微型发光二极管像素阵列示意图及图3为本发明一实施例的微型发光二极管像素设计示意图,请参考图1、图2及图3,在本发明专利的一实施例中,一种微型发光二极管101,包括:一光转换层120,用以将蓝光转化为白光;一黑色矩阵110,设置于所述光转换层120内;一缓冲层130,设置于所述光转换层120上;一第一半导体层140,设置于所述缓冲层130上;一氮化铟镓型层150,设置于所述第一半导体层140上;一第二半导体层160,设置于所述氮化铟镓型层150上;一电流散布层170,设置于所述第二半导体层160上,用以加宽发光面积;一钝化层180,

设置于所述电流散布层170上及所述缓冲层130上；一第一垫子190，设置于所述第二半导体层160上及所述电流散布层170上，且连接所述钝化层180；以及一第二垫子195，设置于所述钝化层180上。

[0033] 在本发明专利的一实施例中，所述第一半导体层140为N型半导体层，且所述第二半导体层160为P型半导体层；所述第一半导体层140及所述第二半导体层160都含有氮化镓的组成。

[0034] 在本发明专利的一实施例中，所述光转换层120含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成，如：氮化物荧光(Nitride)、硫化物荧光粉(sulfide)、氟化物荧光粉(fluoride)、量子点(quantum dots)等材料。

[0035] 在本发明专利的一实施例中，所述第一垫子190为P型垫子，且所述第二垫子195为N型垫子。

[0036] 请参考图2及图3，在本发明专利的一实施例中，每一微型发光二极管101组对应两行第一次像素100R(举例：红色次像素)、第二次像素100G(举例：绿色次像素)、第三次像素100B(举例：蓝色次像素)、第四次像素100W(举例：白色次像素)(共8个次像素)。

[0037] 请参考图2及图3，在本发明专利的一实施例中，微型发光二极管101组上的每一个微型发光二极管101对应一个次像素(举例：第一次像素100R、第二次像素100G、第三次像素100B、第四次像素100W)；其次像素(举例：第一次像素100R、第二次像素100G、第三次像素100B、第四次像素100W)为两组红色、绿色、蓝色、白色次像素。

[0038] 图4为本发明一实施例的具有微型发光二极管的显示器示意图。请参考图1、图2、图3及图4，在本发明专利的一实施例中，一种显示面板300，包括：一第一基板10；多个像素100，设置于所述第一基板10上且其中每一所述像素100包括至少四个次像素100R、100G、100B、100W；多个微型发光二极管101，设置于所述第一基板10上且所述多个微型发光二极管101与所述第一基板10电性连接，其中每一所述微型发光二极管101包括：一光转换层120，用以将蓝光转化为白光；一黑色矩阵110，设置于所述光转换层120内，分别用以使第一次像素100R、第二次像素100G、第三次像素100B及第四次像素100W分开，避免颜色干扰；一缓冲层130，设置于所述光转换层120上；一第一半导体层140，设置于所述缓冲层130上；一氮化镓型层150，设置于所述第一半导体层140上；一第二半导体层160，设置于所述氮化镓型层150上；一电流散布层170，设置于所述第二半导体层160上，用以加宽发光面积；一钝化层180，设置于所述电流散布层170上及所述缓冲层130上；一第一垫子190，设置于所述第二半导体层160上及所述电流散布层170上，且连接所述钝化层180；以及一第二垫子195，设置于所述钝化层180上；以及一第二基板20，电性连接于所述多个微型发光二极管101，且所述多个微型发光二极管101位于所述第一基板10与所述第二基板20之间。

[0039] 在本发明专利的一实施例中，所述第一半导体层140为N型半导体层，且所述第二半导体层160为P型半导体层；所述第一半导体层140及所述第二半导体层160都含有氮化镓的组成。

[0040] 在本发明专利的一实施例中，所述光转换层120含有黄色荧光粉或红色与绿色混合的荧光转化材料的组成，如：氮化物荧光(Nitride)、硫化物荧光粉(sulfide)、氟化物荧光粉(fluoride)、量子点(quantum dots)等材料。

[0041] 在本发明专利的一实施例中，所述第一垫子190为P型垫子，且所述第二垫子195为

N型垫子。

[0042] 在本发明专利的一实施例中,其中至少一所述微型发光二极管101位于一所述次像素100R、100G、100B、100W中。

[0043] 请参考图4,在本发明专利的一实施例中,所述第二基板20更包括:多条栅极线210,设置于所述第二基板20上;一栅极覆盖层220,设置于所述第二基板20上,并覆盖该些栅极线210;多条数据线230,设置于所述栅极覆盖层220上,其中该些数据线230与该些栅极线210相交的部分设置多个主动开关阵列235;一绝缘层240,设置于所述数据线230上;一外涂层250,设置于所述栅极覆盖层220上及所述数据线230上,且连接所述绝缘层240;一阳极电极层260,设置于所述外涂层250上及所述绝缘层240上,并分别连接所述栅极覆盖层220及所述数据线230;一堤岸层270,设置于所述外涂层250上,并覆盖所述阳极电极层260;以及一阴极电极层280,设置于所述堤岸层270上。

[0044] 请参考图2及图3,在本发明专利的一实施例中,在本发明专利的一实施例中,每一微型发光二极管101组对应两行第一次像素100R(举例:红色次像素)、第二次像素100G(举例:绿色次像素)、第三次像素100B(举例:蓝色次像素)、第四次像素100W(举例:白色次像素)(共8个次像素)。

[0045] 请参考图2及图3,在本发明专利的一实施例中,在本发明专利的一实施例中,微型发光二极管101组上的每一个微型发光二极管101对应一个次像素(举例:第一次像素100R、第二次像素100G、第三次像素100B、第四次像素100W);其次像素(举例:第一次像素100R、第二次像素100G、第三次像素100B、第四次像素100W)为两组红色、绿色、蓝色、白色次像素。

[0046] 请参考图4,在本发明专利的一实施例中,所述第二基板20具体化为薄膜晶体管(Thin Film Transistor, TFT)基板。在其他的实施例中,所述第二基板20可以是半导体(Semiconductor)基板、次黏着基台(Submount)、互补式金属氧化物半导体(Complementary Metal-Oxide-Semiconductor, CMOS)电路基板、硅基液晶(Liquid Crystal on Silicon, LCOS)基板或者是其他具有驱动单元的基板,本发明并不以此为限制。

[0047] 本发明专利提供了一种可进行新型的微型发光二极管芯片及其显示面板的全彩化方案,使微型发光二极管芯片既可以采用传统的分箱方式对亮度,色度,波长,电压等光电特性进行分箱,使同一片微型发光二极管显示面板具有稳定的可靠的寿命,均匀的亮度和色度,避免面板显示不均(mura)的产生。

[0048] “在一些实施例中”及“在各种实施例中”等用语被重复地使用。所述用语通常不是指相同的实施例;但它也可以是指相同的实施例。“包含”、“具有”及“包括”等用词是同义词,除非其前后文意显示出其它意思。

[0049] 以上所述,对于本领域的普通技术人员来说,可以根据本发明的技术方案和技术构思作出其他各种相应的改变和变形,而所有这些改变和变形都应属于本发明后附的权利要求的保护范围。

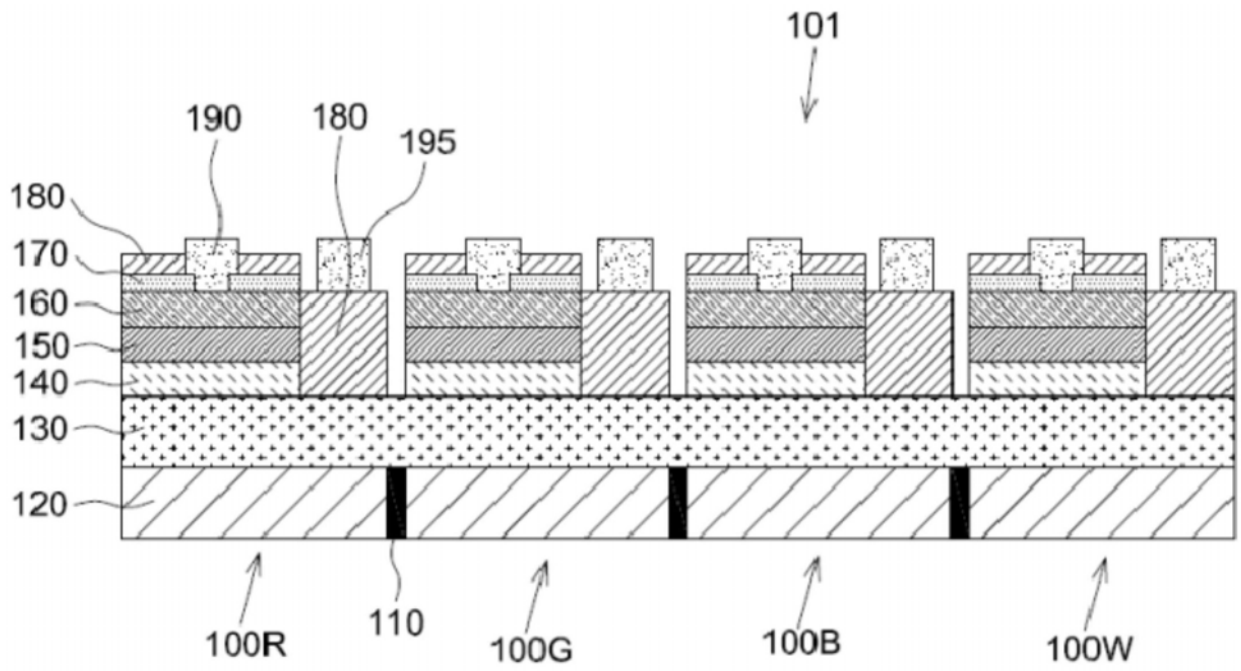


图1

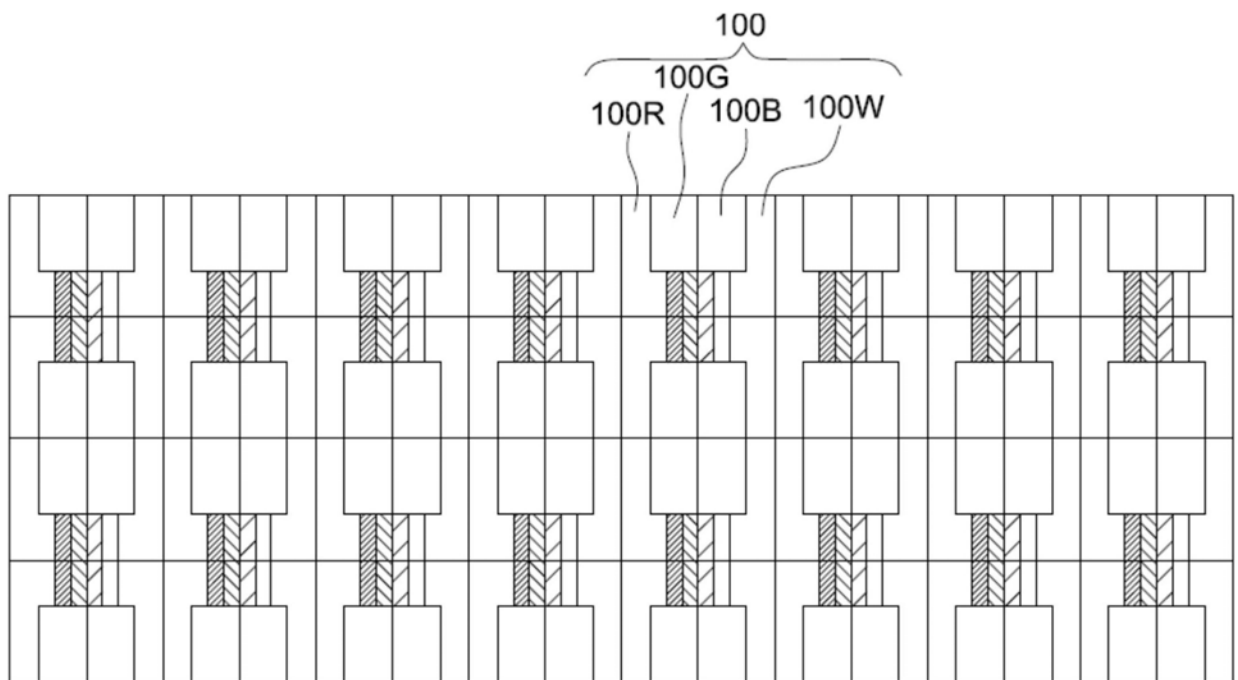


图2

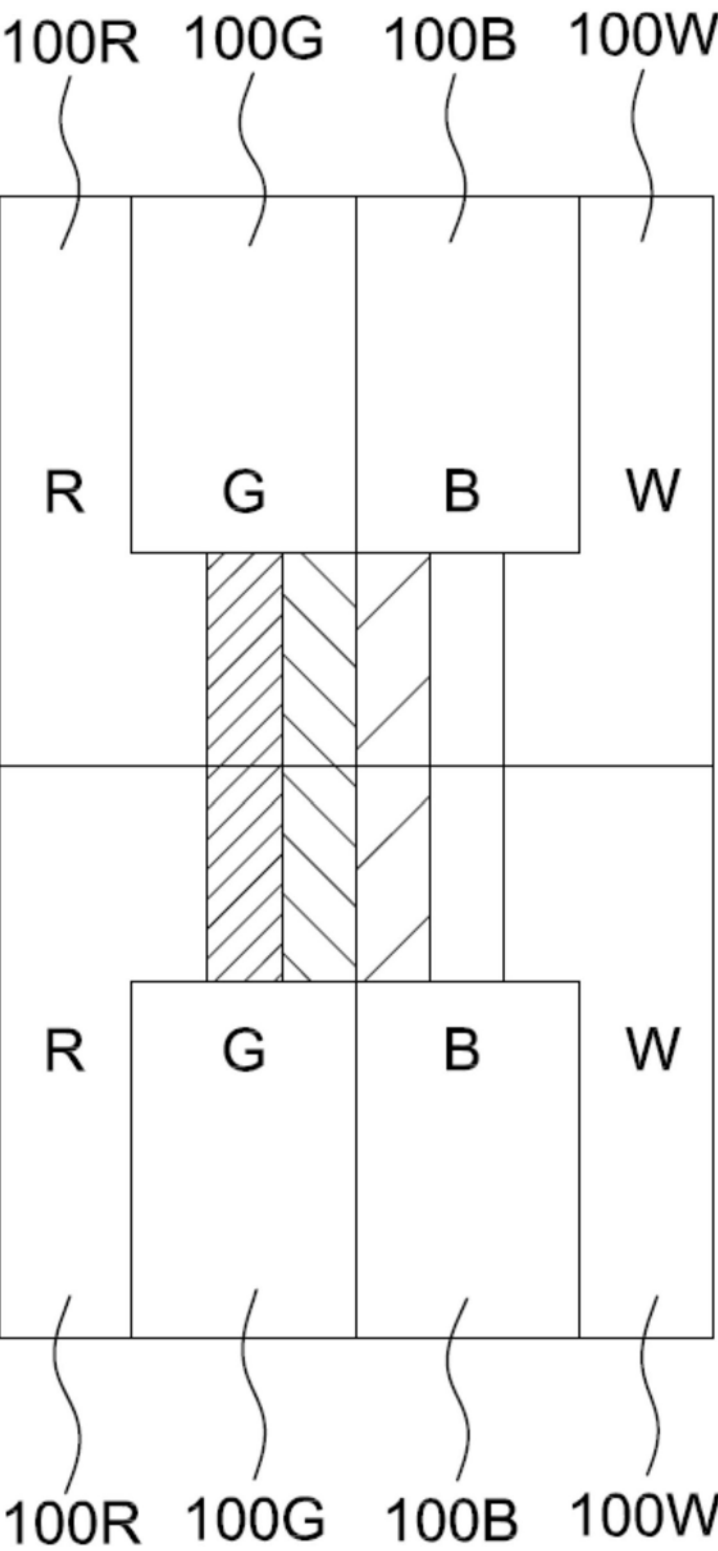


图3

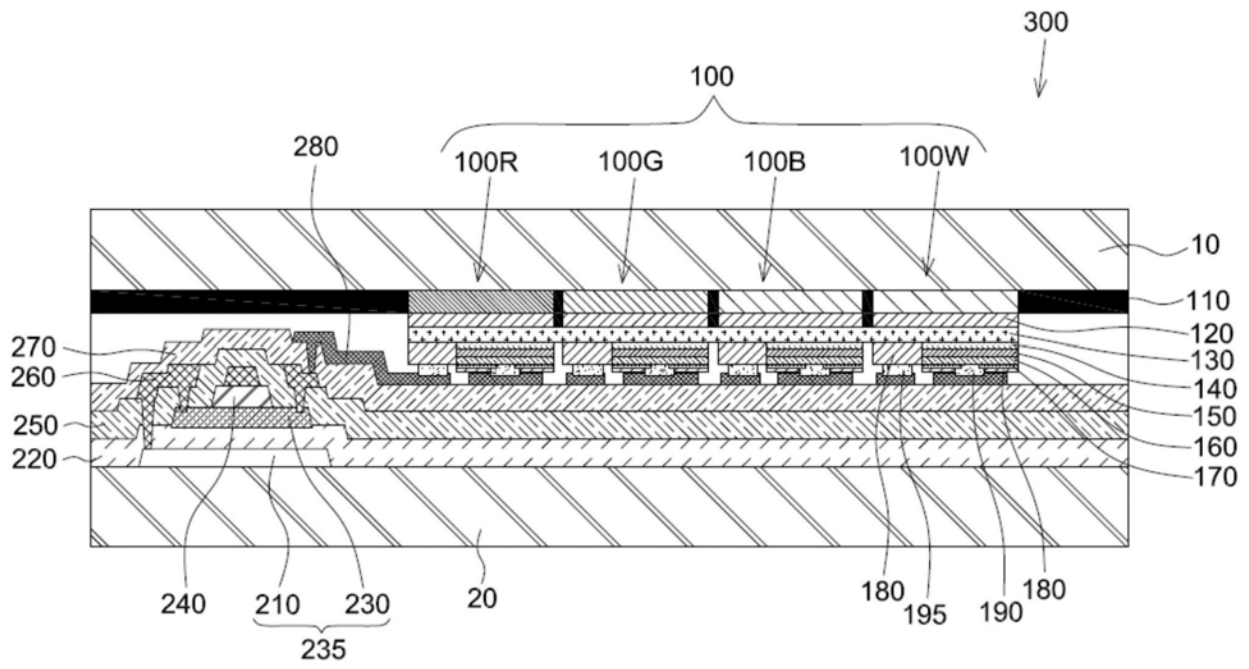


图4

专利名称(译)	微型发光二极管及显示面板		
公开(公告)号	CN110265531A	公开(公告)日	2019-09-20
申请号	CN201910516276.8	申请日	2019-06-14
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	樊勇		
发明人	樊勇		
IPC分类号	H01L33/50 H01L27/15		
CPC分类号	H01L27/156 H01L33/504		
代理人(译)	黄威		
外部链接	Espacenet SIPO		

摘要(译)

本申请提供提供一种微型发光二极管(101)及显示面板(300)，所述微型发光二极管(101)，包括：一光转换层(120)，用以将蓝光转化为白光；一黑色矩阵(110)，设置于所述光转换层(120)内；一缓冲层(130)，设置于所述光转换层(120)上；一第一半导体层(140)，设置于所述缓冲层(130)上；一氮化镓型层(150)，设置于所述第一半导体层(140)上；一第二半导体层(160)，设置于所述氮化镓型层(150)上；一电流散布层(170)，设置于所述第二半导体层(160)上，用以加宽发光面积；一钝化层(180)，设置于所述电流散布层(170)上及所述缓冲层(130)上；一第一垫子(190)；以及一第二垫子(195)。

